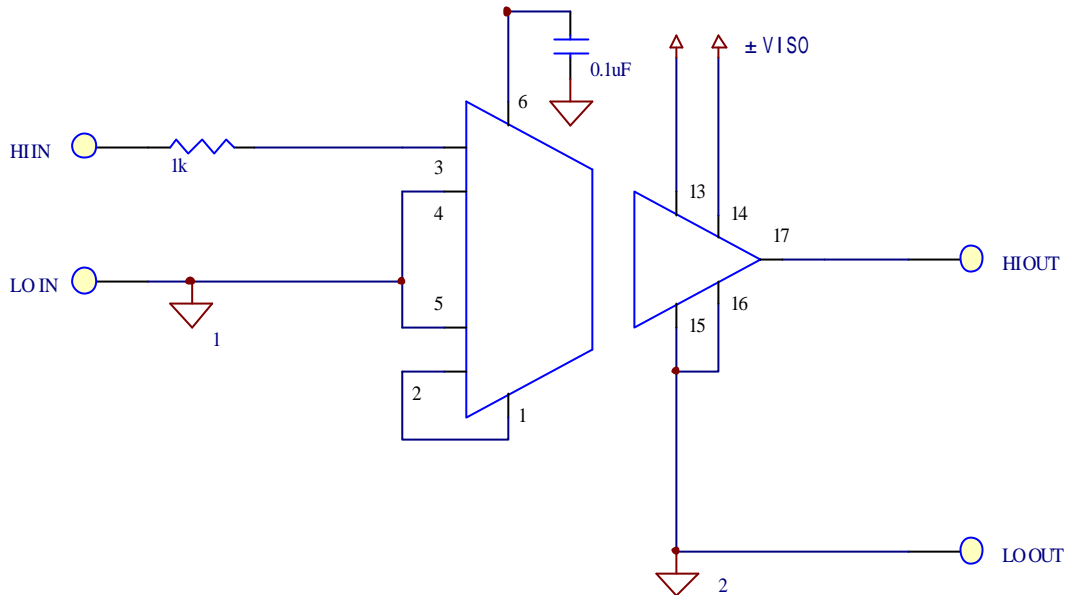


GA202 技術ノート

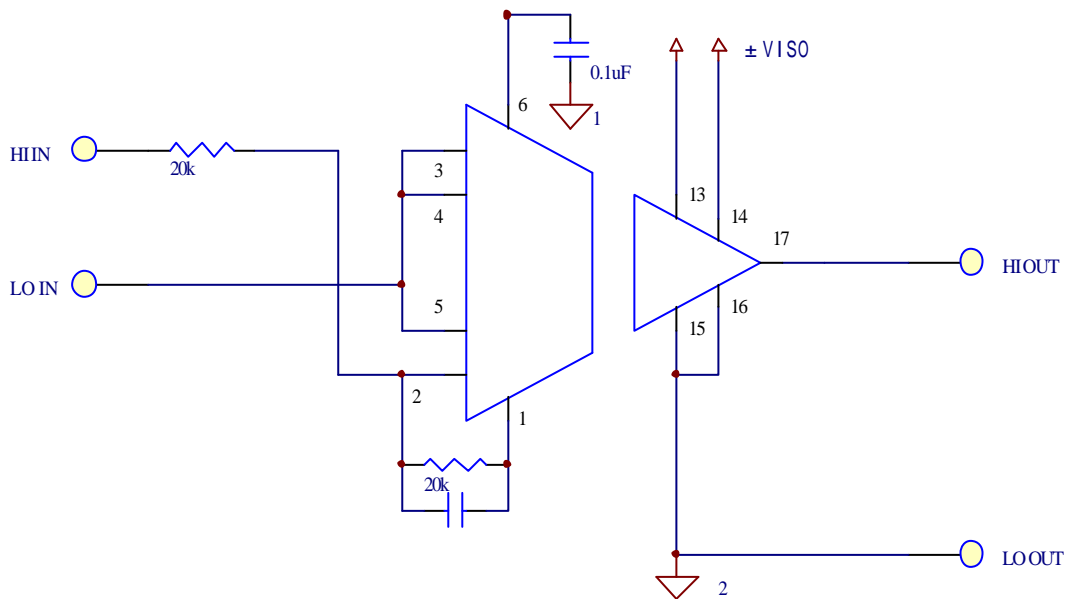
基本接続回路

図 3-1、3-2 は利得 1 のアプリケーション用結線回路です。



(図 3-1 非反転動作 $G=1$)

HI INラインの $2k$ の抵抗は信号ラインから電源ラインへの回り込み電流を防ぎ誤動作させないためのものです。ダイオードによる入力クランプ回路を追加される場合特に注意して下さい。

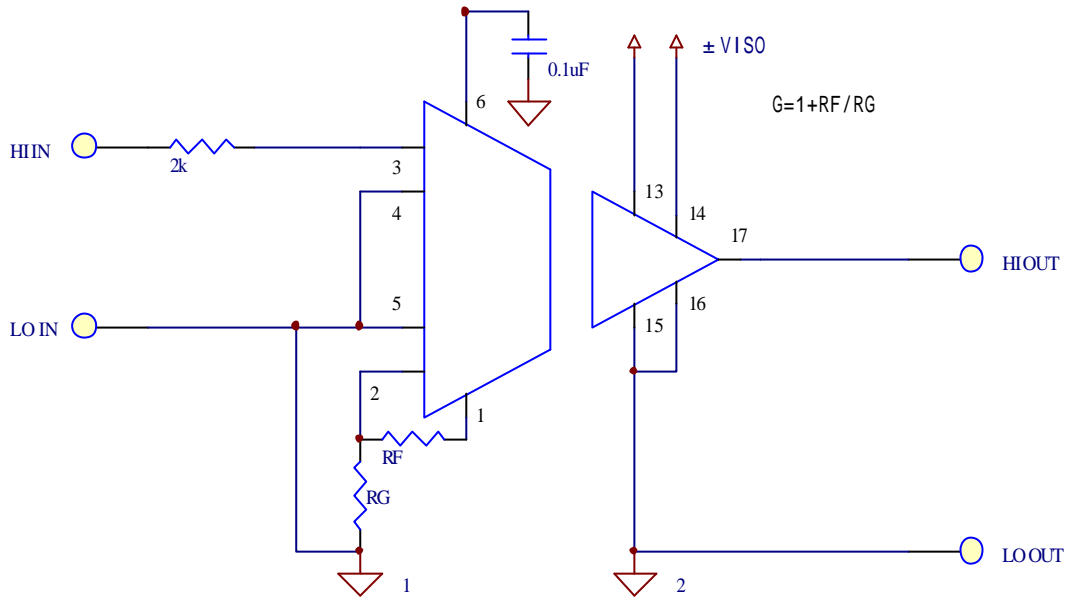


(図 3-2 反転動作 $G=1$)

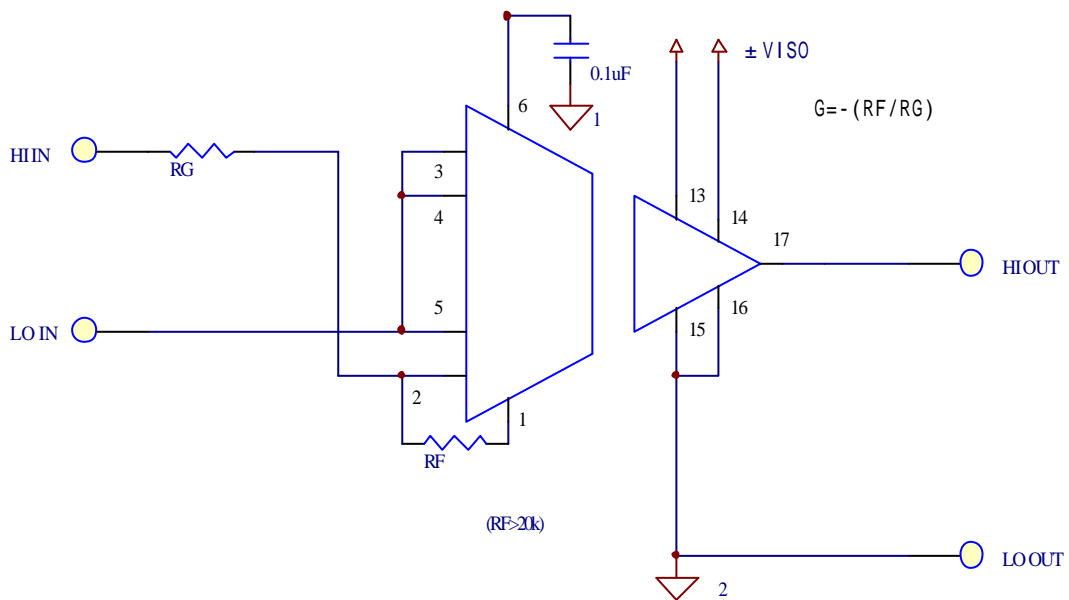
GA202 技術ノート

基本接続回路

図 3-3、3-4 は利得 1 以上、つまり低レベル信号を増幅するときに有効な結線方法です。



(図 3-3 非反転動作 $G > 1$)

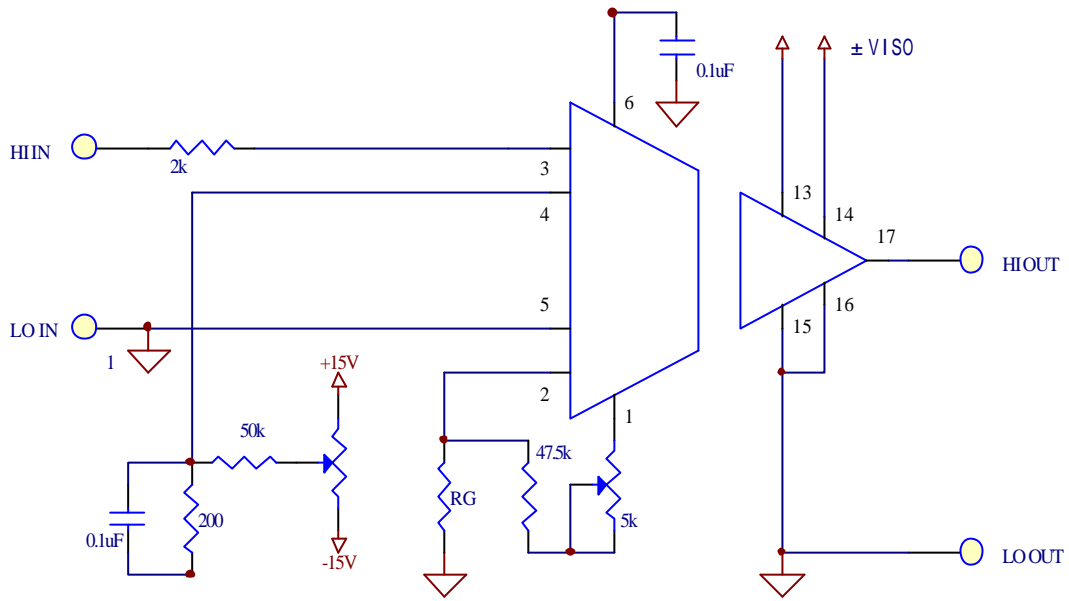


(図 3-4 反転動作 $G > 1$)

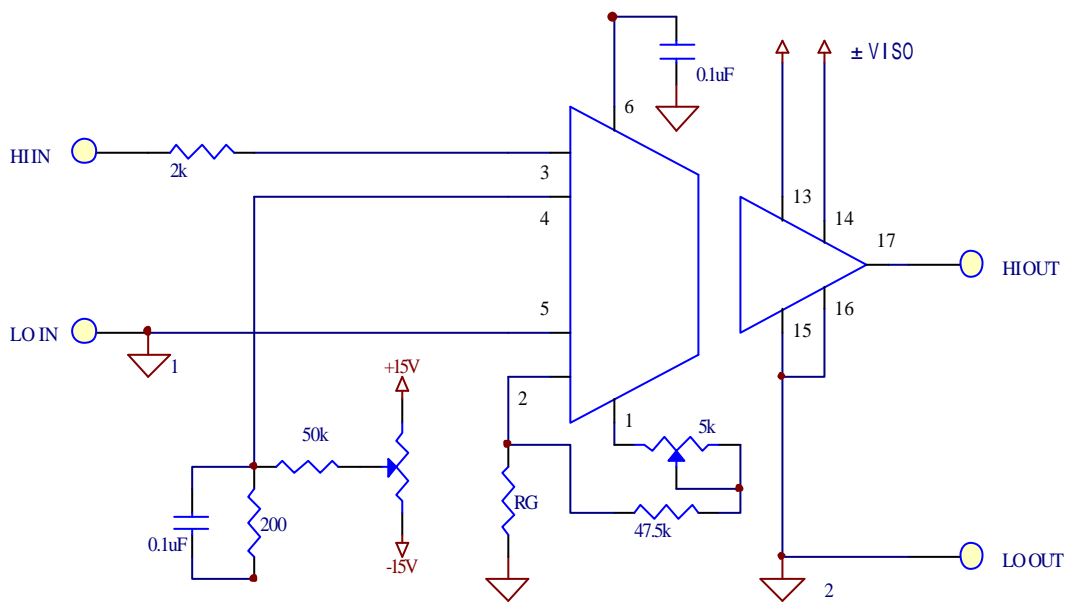
ゲイン・オフセット調整法

(非反転動作)

図 3-5、3-6 はゲインとオフセット調整が必要な場合の代表的な結線方法です。



(図 3-5 調整法 1)

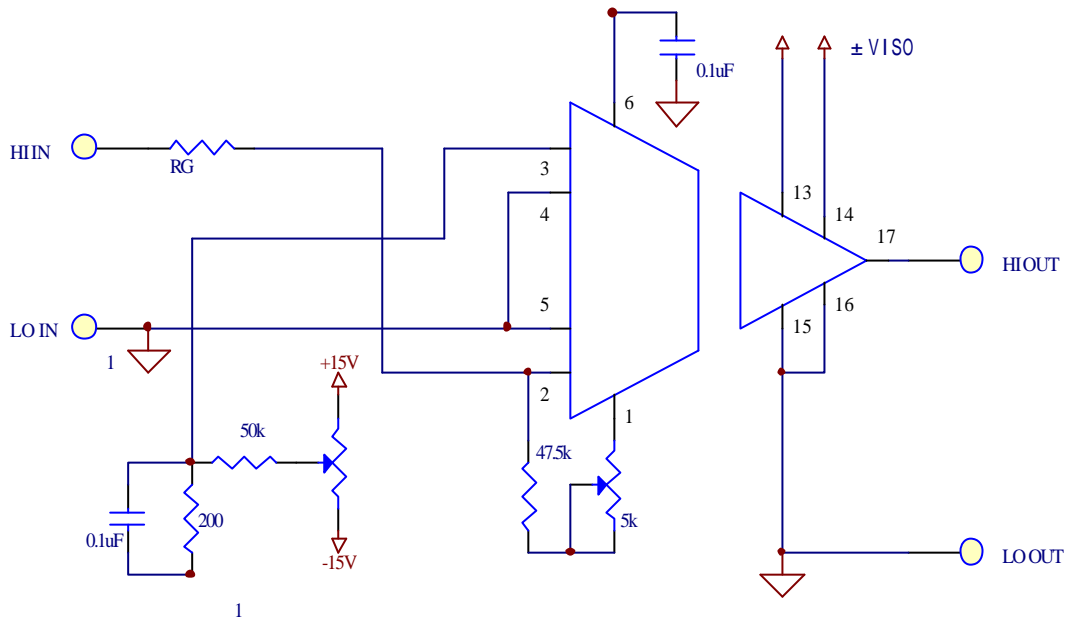


(図 3-6 調整法 2)

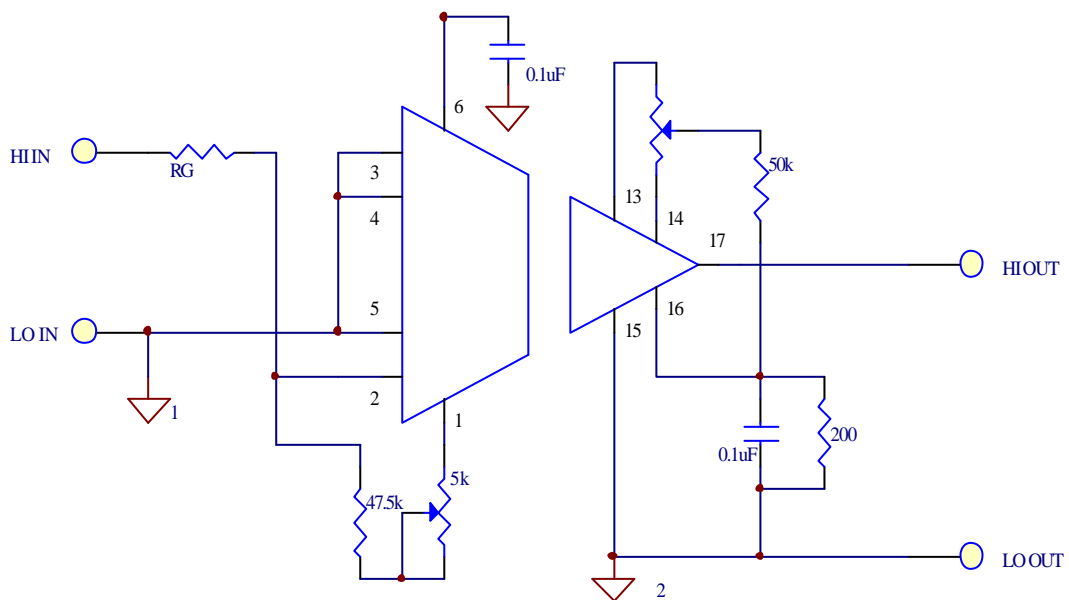
ゲイン・オフセット調整法

(反転動作)

図 3-7、3-8 は反転入力回路のゲインとオフセット調整の代表的な結線方法です。



(図 3-7 調整法 1)



(図 3-8 調整法 2)